



HAL
open science

Formulation PEEC non structurée pour la résolution de problèmes inductifs et capacitifs avec utilisation de la réduction d'ordre

Gérard Meunier, Jean-Michel Guichon

► To cite this version:

Gérard Meunier, Jean-Michel Guichon. Formulation PEEC non structurée pour la résolution de problèmes inductifs et capacitifs avec utilisation de la réduction d'ordre. 10ème Conférence Européenne sur les Méthodes Numériques en Electromagnétisme (NUMELEC 2024), Jul 2024, Toulouse, France. hal-04644029

HAL Id: hal-04644029

<https://hal.science/hal-04644029>

Submitted on 10 Jul 2024

HAL is a multi-disciplinary open access archive for the deposit and dissemination of scientific research documents, whether they are published or not. The documents may come from teaching and research institutions in France or abroad, or from public or private research centers.

L'archive ouverte pluridisciplinaire **HAL**, est destinée au dépôt et à la diffusion de documents scientifiques de niveau recherche, publiés ou non, émanant des établissements d'enseignement et de recherche français ou étrangers, des laboratoires publics ou privés.

Formulation PEEC non structurée pour la résolution de problèmes inductifs et capacitifs avec utilisation de la réduction d'ordre

G rard Meunier¹ and Jean-Michel Guichon¹

¹Univ. Grenoble Alpes, CNRS, Grenoble INP, G2ELab, Grenoble, France, gerard.meunier@g2elab.grenoble-inp.fr

Une formulation PEEC (Partial Element Equivalent Circuit) non structur e inductive et capacitive apte   r soudre efficacement une large gamme de fr quences de probl mes  lectromagn tiques est pr sent e. Une bonne pr cision des r sultats est assur e gr ce   l'utilisation de proc dures d'int gration adaptative tandis qu'un algorithme de compression permet d'acc l rer le calcul des interactions lointaines. Le choix d'une  criture sous forme d' quations d' tat associ e   l'utilisation d'un pr conditionneur efficace permet d'obtenir un bon comportement de la r solution des syst mes lin aires sur une large gamme de fr quences. Enfin, l'utilisation d'une technique de r duction d'ordre pour r soudre des probl mes multifr quences, permet de r duire grandement les temps calculs. Un exemple illustre les performances de cette approche.

Mots cl s—Probl mes Electromagn tiques, M thode Int grale de Volume, Solveur Circuit, R duction d'Ordre

I. INTRODUCTION

La m thode PEEC (Partial Element Equivalent Circuit) non structur e s'av re tr s bien adapt e   l'analyse de nombreux dispositifs  lectromagn tiques, tels que les bus-barres, les PCB, les circuits int gr s etc. [1][2][3]. L'approche PEEC utilis e s'appuie sur une m thode int grale de volume. L'un des principaux avantages de cette approche est qu'il n'est pas n cessaire de mailler l'air entourant les pi ces conductrices. L'inconv nient est que cette m thode conduit   la pr sence de matrices d'interaction pleines faisant intervenir la fonction de Green. Cet inconv nient peut  tre surmont e par l'utilisation d'algorithmes de compression matricielle efficaces comme ceux de type AMLFMM (Adaptative Multi Level Fast Multipole Method). Enfin, l'utilisation de strat gies adaptatives pour l'int gration proche permet de garantir une qualit  de r sultat [4].

Dans cet article, une formulation PEEC non structur e permettant la prise en compte des effets inductifs et capacitifs est pr sent e (les ph nom nes de propagation sont n glig s). Elle est destin e aux cas o  une large gamme de fr quences doit  tre consid r e, typiquement pour obtenir une repr sentation r duite (matrice d'imp dance, d'admittance, param tres S) d'un syst me  lectromagn tique en fonction de la fr quence. Pour atteindre cet objectif, ce travail propose d' crire le syst me d' quations sous la forme d'un syst me d' tat, cette approche permettant :

- de garantir un bon comportement de la convergence des grands syst mes lin aires it ratifs en fonction de la fr quence,
- d'utiliser une technique de r duction d'ordre, pour obtenir un temps de calcul r duit lorsque de nombreuses fr quences doivent  tre consid r es.

II. FORMULATION PEEC NON STRUCTUREE

Nous consid rons un ensemble de r gions volumiques conductrices. A partir des  quations de Maxwell et   l'aide de la jauge de Lorentz, le champ  lectrique E peut  tre exprim e avec des int grales d pendant de la densit  de courant J [5]. En discr tisant la r gion avec un maillage  l ments finis et en

interpolant J avec des  l ments   facettes (Whitney 2-form [4]), le probl me peut alors  tre repr sent e comme un circuit  lectrique  quivalent, dont les n uds et les branches proviennent du maillage dual [3] :

$$\begin{bmatrix} R + j\omega L & 0 \\ 0 & \frac{P}{j\omega} \end{bmatrix} \{I\} = \{\Delta V\} \quad (1)$$

avec $\omega = 2\pi f$. R est une matrice creuse  l ments finis r sistive, L une matrice int grale inductive et P une matrice int grale d' lastance (inverse de la capacit ). I repr sente les courants de branches et ΔV les diff rences de potentiel sur ces m mes branches. Les branches capacitives qui relient les faces externes du domaine   l'infini sont distinctes des branches R+L issues des r gions conductrices. Notons que les matrices int grales d'interactions L et P ne d pendent pas de la fr quence, ce qui permet de ne les int grer qu'une seule fois lors de la r solution d'un probl me multi-fr quence.

III. SOLVEUR CIRCUIT

Les sources de tension U_{su} , les sources de courant I_{si} ainsi que les r sistances, les inductances et les capacit s externes au domaine d' tude peuvent  tre facilement connect s au circuit pr c dent et compl ter les matrices R, L et P pr c dentes. Finalement, le circuit global peut  tre r solu en utilisant un solveur circuit standard, fond e sur des techniques de mailles ind pendantes ou de n uds ind pendants. Dans ce travail nous avons d velopp e des solveurs de circuits fond s sur une repr sentation d' tat, o  le syst me d' quations se pr sente sous la forme g n rique :

$$[j\omega[E] + [A]]\{x\} = [B]\{u\} \quad (2)$$

o  $\{u\}$ est un vecteur source d'entr e, dans notre cas compos e des sources de tension U_{su} et des sources de courant I_{si} . Un solveur d' tat nodal, qui utilise le potentiel nodal V et une matrice d'incidence n ud-branche N telle que $Nt.\{V\} = \{\Delta V\}$ peut s' crire sous la forme:

$$j\omega \begin{bmatrix} 0 & 0 & N_P & 0 \\ 0 & L & 0 & 0 \\ N_P^t & 0 & 0 & 0 \\ 0 & 0 & 0 & 0 \end{bmatrix} + \begin{bmatrix} 0 & N_{RL} & 0 & N_U \\ N_{RL}^t & R & 0 & 0 \\ 0 & 0 & P & 0 \\ N_U^t & 0 & 0 & 0 \end{bmatrix} \begin{pmatrix} V \\ I_{RL} \\ I_P \\ I_{Su} \end{pmatrix} = \begin{pmatrix} N_I \cdot I_{Si} \\ 0 \\ 0 \\ U_{Su} \end{pmatrix}$$

N_{RL} , N_P , N_U , N_I sont des matrices d'incidence partielles respectivement pour les branches de régions conductrices, les branches capacitives, les sources de tension et les sources de courant. I_{RL} , I_P , I_{Su} , I_{Si} sont les courants de branche correspondants. Un système d'équations similaire utilisant des matrices de branches de maillage d'incidence peut être construit pour un solveur d'état de mailles indépendantes.

Notre stratégie de préconditionnement consiste à fournir des matrices creuses approchées pour $[A]$ et $[E]$ et à traiter la décomposition LU sur la matrice globale creuse $j\omega[E_{sparse}] + [A_{sparse}]$ pour chaque fréquence de résolution. En pratique, nous conservons la matrice creuse éléments finis R ou sa diagonale ainsi que toutes les matrices d'incidence. Pour les matrices intégrales L et P , deux stratégies peuvent être appliquées : soit conserver les termes diagonaux, soit récupérer les termes proches issus de l'algorithme de compression. Cette dernière approche peut toutefois conduire à des temps de calcul prohibitifs pour la décomposition LU en présence de grands systèmes. Notons enfin que l'utilisation de solveurs d'états permet généralement d'obtenir un nombre d'itérations réduit par rapport aux solveurs circuits standards, notamment lors de la prise en compte des effets capacitifs aux basses fréquences.

IV. REDUCTION D'ORDRE

Puisque le solveur circuit est écrit sous la forme d'un système d'état, le système global d'équations peut être représenté sous une forme d'état réduite [6]. Pour cela, en plus des matrices $[A]$ $[E]$ $[B]$ et du vecteur source $\{u\}$, nous définissons un vecteur de sortie $\{y\}$ et construisons une matrice $[C]$, reliant inconnues et le vecteur de sortie tel que $\{y\} = [C]\{x\}$. Dans notre cas $\{y\}$ est composé des courants des sources de tension I_{Su} et des tensions des sources de courant U_{Si} . L'algorithme de réduction d'ordre permet la construction d'un système d'état réduit $[A^r]$ $[E^r]$ $[B^r]$ $[C^r]$ qui peut être obtenu en résolvant le système global sur un nombre réduit de fréquences par la mise en place d'un algorithme de positionnement et de calcul des points d'expansion [6]. L'utilisation du système réduit permet le calcul des grandeurs de sortie approchée $\{\tilde{y}\}$ pour un grand nombre de fréquences presque instantanément, en résolvant :

$$[j\omega[E^r] + [A^r]]\{x^r\} = [B^r]\{u\} \quad \{\tilde{y}\} = [C^r]\{x^r\} \quad (3)$$

V. EXEMPLE

Nous considérons deux plaques conductrices alimentées par une source de courant (Figure 1), avec du diélectrique entre ces deux plaques. Des simulations sont réalisées sur 500 fréquences comprises entre 10 MHz et 250 MHz. Nous utilisons un solveur d'état nodal tel que celui présenté précédemment (10 568 inconnues). L'utilisation de la réduction d'ordre nécessite la résolution de 8 systèmes linéaires pour construire le système

réduit. La figure 2 compare le module de la tension aux bornes de la source de courant, obtenu avec et sans réduction d'ordre. Le tableau I compare les temps de simulation des deux approches. Les résultats obtenus sont convaincants.

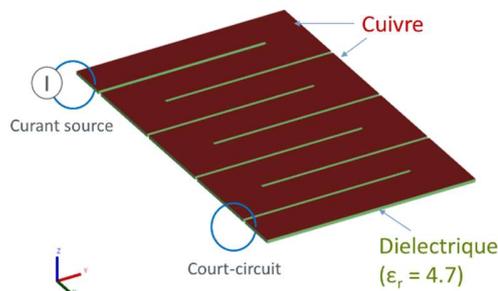


Fig. 1. Problème résolu sur 500 fréquences entre 10MHz to 500MHz.

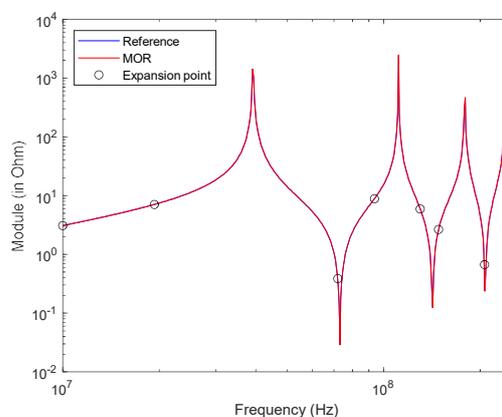


Fig. 2. Tension aux bornes de la source avec ou sans réduction d'ordre (MOR) et position des points d'expansion utilisés pour construire le système réduit.

TABLE I
PERFORMANCES OBTENUES POUR LA RESOLUTION DE 500 FREQUENCES AVEC
OU SANS UTILISATION DE LA REDUCTION D'ORDRE (MOR)

	Temps d'intégration	Nombre de systèmes linéaires résolus	Temps de résolution
Sans MOR	13 s	500	8040 s
Avec MOR	13 s	8 + 500 réduits	179 s

REFERENCES

- [1] A. E. Ruehli et al. "Nonorthogonal PEEC formulation for time- and frequency-domain EM and circuit modeling," IEEE Trans. Electromagn. Compat., vol. 45, no. 2, pp. 167–176, 2003.
- [2] F. Freschi, G. Gruosso, and M. Repetto, "Unstructured PEEC formulation by dual discretization," IEEE Microw. Wirel. Components Lett., vol. 16, no. 10, pp. 531–533, 2006.
- [3] J. Siau et al., "Volume Integral Formulation Using Face Elements for Electromagnetic Problem Considering Conductors and Dielectrics," IEEE Trans. Electromagn. Compat., vol. 58, no. 5, pp. 1587–1594, oct 2016
- [4] Kouceila Alkama et al. "Computational strategies improvement for the unstructured inductive PEEC method" The 2020 19th Biennial IEEE Conference on Electromagnetic Field Computation, Nov 2020, Pisa, Italy
- [5] G.Meunier et al. "A Magnetic Flux–Electric Current Volume Integral Formulation Based on Facet Elements for Solving Electromagnetic Problems" IEEE Trans. Of Magnetics, Vol 51, N°3, March 2015.
- [6] Mateus A. O. Leite et al. Simplex-based adaptive parametric model order reduction for applications in optimization. International Journal of Numerical Modelling: Electronic Networks, Devices and Fields, Wiley, 2019, 32 (4), ff10.1002/jnm.2264